

## INFORMAȚII PERSONALE

Vlad-Mihai PLĂCINTĂ

 București (România) placintavlad@gmail.com

Sexul Masculin | Data nașterii 05/11/1990 | Naționalitatea Romana

POZIȚIA Inginer Electronist

## EXPERIENȚA PROFESIONALĂ

01/10/2019–Prezent

## Inginer Electronist

Institutul Național de Cercetare-Dezvoltare pentru Fizică și Inginerie Nucleară (IFIN-HH)  
Reactorului 30, RO077125 București-Măgurele (Romania)  
[www.nipne.ro](http://www.nipne.ro)

Fac parte din grupul român al colaborării Large Hadron Collider Beauty (LHCb), fiind una din cele 4 mari experimente și colaborări de la CERN, Geneva în Elveția.

Principalele activități desfășurate:

- Studii experimentale de testare privind rezistența la radiații ionizante a circuitelor integrate comerciale de tip FPGA (Field Programmable Gate Array) și ASIC (Application Specific Integrated Circuits) propuse pentru a fi utilizate în aplicații cu fond de radiații cum ar fi: acceleratoare de particule și aplicații din spațiul cosmic. Studiile includ și pregătirea de aranjamente experimentale și sisteme rapide de achiziție de date capabile să detecteze și să înregistreze evenimente singulare (Single Event Effects-SEE) și efecte de îmbătrânire (Total Ionising Dose-TID) induse de radiație în materialul semiconductor al circuitului electronic testat;
- Proiectarea și implementarea de sisteme complexe de achiziție de date bazate pe microcontrolere și/sau FPGA;
- Proiectarea și implementarea de circuite imprimate electronice complexe (PCB Design) ce includ interfețe de comunicație de mare viteză: DDR3, LVDS, Ethernet, SFP/SFP+, SATA, etc.;
- Dezvoltarea de arhitecturi firmware și configurații pentru diferite tipuri de FPGA (Xilinx, Intel-Altera, Microchip-Microsemi):
  - Diferite protocoale de comunicație: UART, SPI, I2C, interfață paralelă, comunicație Ethernet;
  - Proiectarea și implementarea de diferite versiuni și arhitecturi de firmware pentru FPGA precum și metode de detecție și corecție a erorilor software din configurația FPGA-ului pentru a fi testate și validate sub expunerea la radiații ionizante;
- Proiectarea și dezvoltarea de interfețe grafice utilizator (Graphic User Interface - GUI) folosind mediul de dezvoltare LabVIEW pentru monitorizarea și controlul diferitor sisteme hardware de achiziție de date cât și pentru prelucrarea și procesarea de date;
- Prezentarea lunară a rezultatelor obținute cât și statusul experimentelor în cadrul colaborării LHCb;
- Participarea la conferințe internaționale de specialitate cu prezentări orale și scrise;
- Redactarea de articole științifice ce includ analiza datelor obținute în urma testării circuitelor integrate privind rezistența lor la radiații ionizante.

Pagina grupului LHCb România

Tipul sau sectorul de activitate Cercetare &amp; Dezvoltare



16/03/2016–30/09/2019 **Asistent de Cercetare Științifică**

Institutul Național de Cercetare-Dezvoltare pentru Fizică și Inginerie Nucleară (IFIN-HH)  
Reactorului 30, 077125 București (România)

[www.nipne.ro](http://www.nipne.ro)

Membru în cadrul grupului român al colaborării Large Hadron Collider Beauty (LHCb), fiind una din cele 4 mari experimente și colaborări de la CERN, Geneva în Elveția.

Principalele activități desfășurate:

- Studii experimentale de testare privind rezistența radiații la ionizante a circuitelor integrate comerciale de tip FPGA (Field Programmable Gate Array) și ASIC (Application Specific Integrated Circuits) propuse pentru a fi utilizate în aplicații cu fond de radiații cum ar fi: acceleratoare de particule și aplicații din spațiul cosmic. Studiile includ și pregătirea de aranjamente experimentale și sisteme rapide de achiziție de date capabile să detecteze și să înregistreze evenimente singulare (Single Event Effects-SEE) și efecte de îmbătrânire (Total Ionising Dose-TID) induse de radiație în materialul semiconductor al circuitului electronic testat;
- Proiectarea și implementarea de sisteme complexe de achiziție de date bazate pe microcontrolere și/sau FPGA;
- Proiectarea și implementarea de circuite imprimate electronice complexe (PCB Design) ce includ interfețe de comunicație de viteză mare: DDR3, LVDS, Ethernet, SFP/SFP+, SATA, etc.;
- Dezvoltarea de arhitecturi firmware și configurații pentru diferite tipuri de FPGA (Xilinx, Intel-Altera, Microchip-Microsemi):
  - Diferite protocoale de comunicație: UART, SPI, I2C, interfață paralelă, comunicație Ethernet;
  - Proiectarea și implementarea de diferite versiuni și arhitecturi de firmware pentru FPGA precum și metode de detecție și corecție a erorilor software din configurația FPGA-ului pentru a fi testate și validate sub expunerea la radiații ionizante;
- Proiectarea și dezvoltarea de interfețe grafice utilizator (Graphic User Interface - GUI) folosind mediul de dezvoltare LabVIEW pentru monitorizarea și controlul a diferitor sisteme hardware de achiziție de date cât și pentru prelucrarea și procesarea de date;
- Prezentarea lunară a rezultatelor obținute cât și statusul experimentelor în cadrul colaborării LHCb;
- Participarea la conferințe internaționale de specialitate cu prezentări orale și scrise;
- Redactarea de articole științifice ce includ analiza datelor obținute în urma testării circuitelor integrate privind rezistența lor la radiații ionizante.

Pagina grupului LHCb România

Tipul sau sectorul de activitate Cercetare & Dezvoltare

01/10/2015–Prezent **Student doctorand în cadrul colaborării LHCb**

CERN, Geneva (Elveția)

[www.cern.ch](http://www.cern.ch)

Până în prezent am avut contribuții majore în cadrul programului de îmbunătățire a noilor subdetectors RICH din cadrul detectorului LHCb (LHCb Upgrade program). Testele de validare și îmbunătățirile aduse la sistemele hardware electronice în cadrul programului LHCb Upgrade, au reușit să minimizeze șansele de apariție ale erorilor catastrofice în partea de citire digitală a senzorilor din subdetectors RICH. Acestea includ în principal testele realizate pe FPGA-ul KINTEX-7, care au pus în vedere riscurile la care este expus detectorul ca urmare a coruperii registrelor de configurație FPGA din cauza radiației. În urma rezultatelor obținute, grupul LHCb-RICH a decis să reducă resursele folosite din FPGA prin mutarea unor componente/operații din firmware în altă resursă hardware plasată în afara zonei cu fond de radiații. Astfel, s-au redus resursele utilizate cu un factor de 2000, minimizând astfel și șansele de corupere ale datelor din detector cauzate de fondul de radiații.

Pe lângă partea de cercetare-dezvoltare desfășurată în cadrul fazei de îmbunătățire a detectorului LHCb, am avut contribuții importante atât în partea de achiziție de date a detectorului LHCb prin dezvoltarea de diferite programe software pentru procesarea și prelucrarea datelor dar și de scrierea și verificarea internă a diferitelor articole științifice și note de analiză LHCb precum și alte teze de doctorat LHCb. În plus am participat activ la organizarea de diferite evenimente de popularizare a



experimentului LHCb și domeniului fizicii energiilor înalte atât prin licee cât și în mediile academice din țară și străinătate.

Pagina principală a colaborării LHCb

Tipul sau sectorul de activitate Cercetare & Dezvoltare

12/08/2014–16/03/2016

**Inginer Electronist**

Institutul Național de Cercetare-Dezvoltare pentru Fizică și Inginerie Nucleară (IFIN-HH)  
Reactorului 30, 077125 București (România)

[www.nipne.ro](http://www.nipne.ro)

Membru în cadrul grupului român al colaborării Large Hadron Collider Beauty (LHCb), fiind una din cele 4 mari experimente și colaborări de la CERN, Geneva în Elveția.

Principalele activități desfășurate:

- Studii experimentale de testare privind rezistența la radiații ionizante a circuitelor integrate comerciale de tip FPGA (Field Programmable Gate Array) și ASIC (Application Specific Integrated Circuits) propuse pentru a fi utilizate în aplicații cu fond de radiații cum ar fi: acceleratoare de particule și aplicații din spațiul cosmic. Studiile includ și pregătirea de aranjamente experimentale și sisteme rapide de achiziție de date capabile să detecteze și să înregistreze evenimente singulare (Single Event Effects-SEE) și efecte de îmbătrânire (Total Ionising Dose-TID) induse de radiație în materialul semiconductor al circuitului electronic testat;
- Proiectarea și implementarea de sisteme complexe de achiziție de date bazate pe microcontrolere și/sau FPGA;
- Proiectarea și implementarea de circuite imprimate electronice;
- Prezentarea lunară a rezultatelor obținute cât și statusul experimentelor în cadrul colaborării LHCb;
- Participarea la conferințe internaționale de specialitate cu prezentări orale și scrise.

Pagina grupului LHCb România

Tipul sau sectorul de activitate Cercetare & Dezvoltare

EDUCAȚIE ȘI FORMARE

10/2015–Prezent

**Studii Doctorat**

Universitatea Politehnică din București, București (România)

<http://www.sdettib.pub.ro/>

Școala Doctorală de Electronică, Telecomunicații și Tehnologia Informației (SDETTI)

Titlul teză de doctorat: "**Complex Integrated Circuits in the Radiation Environment at the LHCb High Energy Physics Experiment and Extrapolation to the Case of Space-based Experiments**"

02/07/2018–06/07/2018

**Certificat de participare**

Institutul de Științe Spațiale, Barcelona (Spania)

"Third Barcelona Techno Week"

**Activități:** interacția radiației cu materia, detectori de radiații pe bază de semiconductori, tehnologia CMOS, circuite electronice pentru prelucrarea pulsurilor, proiectare și interconectare senzori, principiul detecției luminii în semiconductori, circuite electronice de citire și procesare semnale detectori.

Pagina locală a Third Barcelona Techno Week (ultima vizită: 27-Mai-2019)



23/10/2017–26/10/2017

### Certificat de participare

Universitatea Tehnică din Munich, Munich (Germania)

"The 13th International School on the Effects of Radiation on Embedded Systems for Space Applications (SERESSA)"

**Activități:** caracterizarea mediilor cu fond de radiații, anomalii în navele spațiale, evenimente singulare (Single Event Effects-SEE), efecte datorate dozei totală de radiații (Total Ionising dose effects -TID), influența radiației asupra sistemelor de alimentare și celulelor solare, arhitecturi hardware de imunizare la radiații în circuitele electronice analogice, arhitecturi software de imunizare la radiații, efectele radiației asupra circuitelor complexe reconfigurabile de tip FPGA, predicție și extrapolare a unei misiuni spațiale, testare terestră de sisteme și circuite integrate electronice folosind fascicule laser sau de particule (protoni, ioni, fotoni și neutroni).

Pașină locală SERESSA 2017 (ultima vizită: 27-Mai-2019)

20/02/2017–03/03/2017

### Certificat de participare

Institutul European de Științe (ESI), Archamps (Franța)

"The European School in Instrumentation for Particle and Astroparticle Physics (ESIPAP)"

**Activități:** tehnologii ale detectorilor, circuite electronice prelucrarea și procesarea semnalelor, calcularea și estimarea zgomotului în circuitele electronice, detectori ce funcționează la temperaturi foarte joase, imagistică bazată pe numărarea fotonilor, electronică modulară și standardul VME, sisteme de manipulare a datelor, sisteme de achiziție de date.

Pașină locală ESIPAP (ultima vizită: 27-Mai-2019)

23/01/2016–03/02/2016

### Diplomă de absolvire ISOTDAQ 2016

Institutul de Știință Weizmann, Tel Aviv - Rehovot (Israel)

"The International School of Trigger and Data Acquisition - ISOTDAQ 2016"

**Activități:** electronică analogică și digitală, FPGA, LabVIEW, LABVIEW-FPGA, microcontrolere, sisteme de achiziție și procesare a datelor într-un experiment de fizică, tuburi fotomultiplicatoare etc.

Pașină locală ISODAQ 2016 (ultima vizită: 27-Mai-2019)

01/10/2013–01/07/2015

### Diplomă de Master în domeniul Tehnici Avansate în Mașini și Acționări Electrice

Universitatea Ștefan cel Mare din Suceava, Suceava (România)

[www.usv.ro](http://www.usv.ro)

Facultatea de Inginerie electrică și Știința Calculatoarelor

Titlu teză de master: "Stand experimental pentru evaluarea tuburilor fotomultiplicatoare de tip multi-anod (MaPMT) propuse pentru experimente în fizica energiilor înalte"

10/2009–07/2013

### Inginer Electronist

Universitatea Ștefan cel Mare din Suceava, Suceava (România)

[www.usv.ro](http://www.usv.ro)

Facultatea de Inginerie Electrică și Știința Calculatoarelor

Titlu teză licență: "Proiectarea și implementarea unei surse de alimentare în comutație controlată și monitorizată digital"

09/2005–06/2009

**Tehnician în Automatizări**

Colegiul Tehnic "Samuil Isopescu" Suceava, Suceava (România)

Studii liceu

**COMPETENȚE PERSONALE**

Limba(i) maternă(e)

română

Limbile străine

engleză

ÎNȚELEGERE		VORBIRE		SCRIERE
Ascultare	Citire	Participare la conversație	Discurs oral	
C1	C1	B2	B2	C1

Niveluri: A1 și A2: Utilizator elementar - B1 și B2: Utilizator independent - C1 și C2: Utilizator experimentat  
Cadrul european comun de referință pentru limbi străine

Competențe de comunicare

Bune abilități și competențe de comunicare dobândite ca urmare a participării la diferite conferințe, workshop-uri, concursuri și școli internaționale unde mi-am prezentat activitatea de cercetare audienței. Am făcut parte din echipe mixte internaționale compuse din ingineri și fizicieni din diferite regiuni ale planetei cu care am interacționat și finalizat multiple experimente complexe.

Competențe organizaționale/manageriale

Bun organizator al timpului și activităților pe care le desfășor pentru îndeplinirea obiectivelor cu eficiență maximă. De asemenea, am îndrumat cu succes echipe de studenți pentru participarea la diferite concursuri și competiții studențești internaționale.

Competențe dobândite la locul de muncă

**Hardware:** proiectarea de la nivel conceptual până la produsul final a unor sisteme hardware complexe bazate pe microcontrolere sau FPGA-uri;  
**Proiectare PCB:** circuite imprimate electronice multi-strat folosind mediul Altium Designer; [utilizator avansat]  
**LabVIEW:** utilizator avansat cu peste 8 ani experiență (certificat CLAD);  
**Microcontrolere:** Atmel și Microchip; [utilizator avansat]  
**Firmware FPGA:** folosind limbajul VHDL în mediile de dezvoltare: VIVADO (Xilinx), Quartus (Intel-Altera) și Libero IDE (Microsemi). [utilizator mediu]

Competențele digitale

AUTOEVALUARE				
Procesarea informației	Comunicare	Creare de conținut	Securitate	Rezolvarea de probleme
Utilizator experimentat	Utilizator experimentat	Utilizator experimentat	Utilizator experimentat	Utilizator experimentat

**INFORMAȚII SUPLIMENTARE**

Domenii de Interes

- Electronică Analogică și Digitală;
- Surse de Alimentare în Comutație;
- Sisteme de monitorizare și procesare date;
- Aplicații de control de mică putere;



- Sisteme bazate pe FPGA și microcontrolere;
- Robotică;
- Inginerie Medicală;
- Sisteme de monitorizare a calității aerului și mediului înconjurător;
- Efectele și impactul radiației în dispozitivele semiconductoare;
- Aplicații spațiale.

## Premii și Distincții

### Ca și participant:

- Premiul II "Ioan Ursu" în cadrul *Sesiunii Științifice Anuale a Tinerilor Cercetători din cadrul IFIN-HH* pentru proiectul intitulat "**Test Bench Design for Testing the Radiation Hardness of 2 ASICs**", Decembrie 2016, [Pagina locală a premiilor pentru tinerii cercetători din IFIN-HH](#) (ultima vizită: 27-Mai-2019)
- Premiul I la *Sesiunea Științifică a Studenților din cadrul Universității Ștefan cel Mare Suceava, ELSTUD '14*, pentru proiectul intitulat "**Controlling an electrically propelled car using balance based systems**", Iunie 2014, Suceava, Romania. [Pagina locală ELSTUD'14](#) (ultima vizită: 27-Mai-2019)
- Mențiune în cadrul *Sesiunii Științifice a Studenților din cadrul Universității Tehnice din Cluj-Napoca* pentru proiectul intitulat "**System for highlighting the emotional states by measuring skin conductance**", Mai 2014, Cluj-Napoca, Romania.
- Premiul special în cadrul concursului studentesc *Mihail Konteschweller Microcontrollers and Application 2013 edition* din cadrul *Universității Tehnice Gheorghe Asachi din Iași* pentru proiectul intitulat "**Digital monitoring and controlling of a Switching Mode Power Supply**", Mai 2013, Iași, Romania. [Pagina locală a concursului](#) (ultima vizită: 27-Mai-2019)

### Ca și mentor:

Am îndrumat o echipă formată din studenții **Vlad NICULESCU** (licență UPB-ETI) și **Ovidiu Emanuel HUTANU** (UTI-ETI) care împreună au participat la următoarele competiții studentești internaționale:

- Top 15 proiecte din peste 100 de proiecte înscrise în cadrul competiției *Xilinx Open Hardware 2016* cu proiectul intitulat "**High Speed FPGA DAQ system with EDA and EKG extension**". [Pagina locală a concursului](#) (ultima vizită: 27-Mai-2019)
- Mențiune onorabilă acordată în cadrul fazei europene a concursului *Digilent Design Contest* pentru proiectul intitulat "**Custom High Speed DAQ system with FPGA**", Mai 2016, Cluj-Napoca, Romania. [Pagina locală a concursului](#) (ultima vizită: 27-Mai-2019)
- Premiul II și 4 premii speciale de la firmele Continental Automotive, Infineon, Microchip și Silicon Service acordate în cadrul competiției *Mihail Konteschweller Microcontrollers and Application 2013 edition* din cadrul *Universității Tehnice Gheorghe Asachi din Iași* pentru proiectul intitulat "**Low Cost Portable Digital Oscilloscope**", Aprilie 2016, Iași, Romania. [Pagina locală a concursului](#) (ultima vizită: 27-Mai-2019)

Prezentări orale/scrise susținute la conferințe, workshop-uri și diferite evenimente științifice

- **V. M. Placinta**, L. N. Cojocariu și F. Maciuc, *Radiation Hardness Tests Done on KINTEX-7 FPGA for High Energy Physics Experiments, Topical Workshop on Electronics for Particle Physics (TWEPP 2019)*, September 17th – 21st 2019, University of Santiago de Compostela, Santiago de Compostela, Spain; [poster](#) (ultima vizită: on 16-Dec-2019)
- **V. M. Placinta**, L. N. Cojocariu și F. Maciuc, *Radiation Hardness Assurance of Field Programmable Gate Arrays in LHC Experiments, 19th International Balkan Workshop on Applied Physics and Materials Science (IBWAP 2019)*, July 16th – 19st 2019, Ovidius University of Constanta, Constanta, Romania; (poster)
- **V. M. Placinta**, L. N. Cojocariu și C. Ravariu, *I/O Blocks Reliability for an SRAM-Based FPGA when Exposed to Ionizing Radiation, 41<sup>st</sup> International Semiconductor - Conference CAS 2018*, Octombrie 2018, Sinaia, Romania;

- **V. M. Placinta**, L. N. Cojocariu și F. Maciuc, *Investigation of Proton Induced Radiation Effects in 0.15 μm CMOS Antifuse FPGA*, **Topical Workshop on Electronics for Particle Physics (TWEPP 2018)**, Septembrie 2018, KU Leuven, Antwerp, Belgium,
  - [LHCb-TALK-2018-473](#) (ultima vizită: 27-Mai-2019)
- **V. M. Placinta** și L. N. Cojocariu, *Radiation Hardness of Field Programmable Gate Arrays in LHC Experiments*, **SAD -ETI symposium**, Universitatea Politehnică din București, București, Romania, Iulie 2017, (prezentare + poster)
  - [Pagină locală a evenimentului](#) (ultima vizită: 27-Mai-2019)
- **V. M. Placinta** și L. N. Cojocariu, *Radiation Hardness of Field Programmable Gate Arrays in LHC Experiments*, **Third Barcelona Techno Week – Course on semiconductor detectors**, Institutul de Științe Cosmice, Barcelona, Spania, Iulie 2017 (poster)
  - [Third Barcelona Techno Week](#) (ultima vizită: 27-Mai-2019)
- **V. M. Placinta**, L. N. Cojocariu și C. Ravariu, *Evaluating the Switching Mode Power Supplies Used in Radiation Hardness Tests of Integrated Circuits*, **40<sup>th</sup> International Semiconductor Conference (CAS 2017)**, Octombrie 2018, Sinaia, Romania,
- **V. M. Placinta**, *First Results on KINTEX-7 FPGA testing in mixed field radiation at CHARM facility*, **Topical Workshop on Electronics for Particle Physics 2017**, Institutul de Fizica Particulelor din Santa Cruz (SCIPP), California, SUA, Septembrie 2017;
  - [acces prezentare](#) (ultima vizită: 27-Mai-2019)
- **V. M. Placinta** și L. N. Cojocariu, *Radiation Hardness Studies and Evaluation of SRAM-Based FPGAs for High Energy Physics Experiments*, **Topical Workshop on Electronics for Particle Physics 2017**, Institutul de Fizica Particulelor din Santa Cruz (SCIPP), California, SUA, Septembrie 2017;
  - [acces prezentare](#) (ultima vizită: 27-Mai-2019)
- **V. M. Placinta** și L. N. Cojocariu, *Test Bench Design for Evaluating the Performance of Multi-anode Photomultiplier Tubes*, **17<sup>th</sup> International Balkan Workshop on Applied Physics and Material Science**, Universitatea Ovidius din Constanța, Constanța, Romania, Iulie 2017;
  - [Pagină locală conferință](#) (ultima vizită: 27-Mai-2019)
- **V. M. Placinta** și L. N. Cojocariu, *Test Bench for ASIC radiation hardness evaluation*, **Workshop on Sensors and High Energy Physics (SHEP 2016)**, Universitatea Ștefan cel Mare din Suceava, Suceava, Suceava, Romania, Octombrie 2016;
  - [acces prezentare](#) (ultima vizită: 27-Mai-2019)
- **V. M. Placinta**, L. N. Cojocariu, et al. *Kintex-7 Irradiation, Test Bench and Results*, **Topical Workshop on Electronics for Particle Physics 2016**, Karlsruhe Institute of Technology (KIT), Karlsruhe, Germania, Septembrie 2016.
  - [acces prezentare](#) (ultima vizită: 27-Mai-2019)
- Multiple prezentări în cadrul colaborării LHCb online sau la CERN cu privire la stadiul actual al activității de cercetare desfășurate în cadrul colaborării. (comunicări private)

#### Seminarii susținute

- **Vlad-Mihai Placinta**, "Introduction to Microcontrollers", seminar invitat în cadrul Facultății de Fizică a Universității din București, 18 Mai 2017, [acces prezentare](#). (ultima vizită: 27-May-2019)

#### Publicații Științifice

- **V. M. Placinta**, L. N. Cojocariu și C. Ravariu, *Proton-induced radiation effects in the I/O blocks of an SRAM-based FPGA*, **Journal of Instrumentation**, Octombrie 2019.
  - [open access](#) (ultima vizită: 16-Dec-2019);
- **V. M. Placinta**, F. Babarada, C. Ravariu și L. G. Alecu, *Digitally Controlled Electronic Load for Testing Power Supplies Reliability*, **Revue roumaine des sciences techniques**, Iunie 2019
  - [open access](#) (ultima vizită: 16-Dec-2019);



- L. N. Cojocariu și V. M. Placinta, *Ion Beam Irradiation Effects in KINTEX-7 FPGA Resources*, **Romanian Journal of Physics**, 64, 901 (2019),
  - [open access](#) (ultima vizită: 16-Dec-2019);
- V. M. Placinta, L. N. Cojocariu și C. Ravariu, *I/O Blocks Reliability for an SRAM-based FPGA when exposed to Ionizing Radiation*, **Proceedings of International Semiconductor Conference (CAS 2018)**, Noiembrie 2018.
  - [DOI](#); (ultima vizită: 27-Mai-2019);
- V. M. Placinta și L. N. Cojocariu, *Radiation Hardness Studies and Evaluation of SRAM-Based FPGAs for High Energy Physics Experiments*, **Proceedings of Topical Workshop on Electronics for Particle Physics 2017**, 085, Martie 2018.
  - [acces liber](#) (ultima vizită: 27-Mai-2019);
- V. M. Placinta, L. N. Cojocariu și C. Ravariu, *Evaluating the Switching Mode Power Supplies Used in Radiation Hardness Tests of Integrated Circuits*, **Proceedings of International Semiconductor Conference (CAS 2017)**, Noiembrie 2017.
  - [DOI](#); (ultima vizită: 27-Mai-2019);
- M. C. Serbanescu, V. M. Placinta, O. E. Hutanu și C. Ravariu, *Smart, low power, wearable multi-sensor data acquisition system for environmental monitoring*, **Proceedings of the 10<sup>th</sup> International Symposium on ADVANCED TOPICS IN ELECTRICAL ENGINEERING**, Februarie 2017.
  - [DOI](#); (ultima vizită: 27-Mai-2019);
- V. M. Placinta, L. N. Cojocariu și C. Ravariu, *Test Bench Design for radiation tolerance of two ASICs*, în **Romanian Journal of Physics**, vol 5-6, 62, 903, Februarie 2017.
  - [acces liber](#) (ultima vizită: 27-Mai-2019);
- L. N. Cojocariu, V. M. Placinta și L. Dumitru, *Monitoring system for testing the radiation hardness of a KINTEX-7 FPGA*, **AIP Conference Proceedings**, 1722, 140009, Martie 2016.
  - [DOI](#); (ultima vizită: 27-Mai-2019);
- L. D. Milici, V. M. Placinta, L. Bujor și M. R. Milici, *System for highlighting the emotional states, used in assessing the teaching methods*, **9th International IEEE Symposium on Advanced Topics in Electrical Engineering (ATEE) Conference Proceedings**, 2015.
  - [DOI](#); (ultima vizită: 27-Mai-2019);

#### În cadrul colaborării LHCb:

- Ca și membru al colaborării LHCb și având teza de doctorat pe subiect LHCb, am fost inclus ca și coautor pe lângă alți cercetători pe lista de autori a peste 170 de articole științifice cu impact mare. Lista completă poate fi găsită aici: [lista articole](#)

