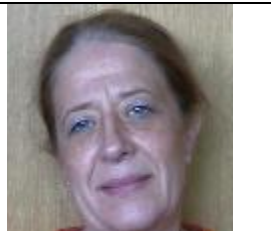


CURRICULUM VITAE

1. Nume: NITESCU 2. Prenume: MIRUNA ILEANA	
---	--

6. Studii:

Instituția	Institutul Politehnic Bucuresti, Fac, Electroenergetica
Perioada: de la (luna, anul) până la (luna, anul)	Sept.1964 – iulie 1969
Grade sau diplome obținute	inginer

7. Titlul științific: doctor in stiinte ingineresti 1987

8. Experiența profesională:

Perioada:	Sept.1969 - prezent Cadru didactic prin repartitie guvernamentala
Locul:	Bucuresti
Instituția:	U.P.B. Catedra de Bazele Electrotehnicii
Funcția:	Profesor universitar
Descriere:	Asistent universitar 1969-1982, sef lucrari 1982-1990, conferentiar 1990-1998, profesor 1998

9. Locul de muncă actual și funcția: UPB , Fac. Electrotehnica, Cat. Bazele Electrotehnicii, profesor

10 . Vechime la locul de muncă actual: 41ani

11. Brevete de invenții: 0

12. Lucrări elaborate și / sau publicate – vezi anexe

13. Membru al asociațiilor profesionale: IEEE member 1993, AIEE Romania 2003, Fac parte din Symbolic Group din 1992, grup care reuneste specialisti in analiza simbolica din diverse universitati europene. Echipa noastra a fost acceptata intr-o retea de excelenta finantata de Comunitatea Europeana cu privire la Metodele Simbolice de Analiza si Proiectare a Circuitelor Integrate Analogice.

14. Limbi straine cunoscute: franceza, engleza, italiana, rusa

15. Alte competențe:

Domenii de competenta stiintifica Teoria circuitelor (analiza simbolica a circuitelor liniare, analiza si sinteza circuitelor neliniare, calculul rapid al raspunsului periodic al circuitelor neliniare),Proiectarea circuitelor analogice, Electroenergetica

Analiza simbolica a circuitelor liniare:

metode noi de analiza simbolica a circuitelor liniare nereciproce, analiza comparativa a eficientei metodelor simbolice pentru o clasa larga de probleme, analiza eficientei descompunerii ierarhice a circuitelor in probleme de analiza simbolica, analiza circuitelor intr-o gama larga de frecvente, calculul senzitivitatilor functiilor de circuit,algoritmi noi pentru calculul expresiilor simbolice aproximative ale polilor si zerourilor, evidentierea unor clase de probleme de calcul repetitiv pentru care metodele simbolice sunt superioare celor numerice

Circuite integrate analogice de mica putere

studiul regimurilor de functionare ale dispozitivelor active si pasive

Analiza circuitelor neliniare

calculul rapid al raspunsului periodic al circuitelor neliniare

16. Specializări și calificări: Stagii la universitati Europene :Politehnica din Torino, Institutul Politehnic din Grenoble, Institutul de Electronica din Nord, Lille

17. Experiența acumulată în alte programe naționale/internaționale:

Programul/Proiectul	Funcția	Perioada:de la... până la...
SOCRATES cu Universitatea Tehnica din Braunschweig, Germania	Director de program	1999-2002
SOCRATES cu Universitatea Tehnica din Braunschweig, Germania	Director de program	2002-2004
SOCRATES cu Institutul de Electronica din Nord ISEN, Lille Franta	Director de program	2004-2007
Metode simbolice in proiectarea circuitelor analogice integrate de mica putere,	responsabil	1999 si 2000, Contract 33084/1999/tema66
Metode simbolice pentru analiza si proiectarea circuitelor analogice integrate,	responsabil	Tema 53, Cod CNFIS : 525, 2002-2004
Simularea circuitelor neliniare de radiofrecventa utilizand doua variabile temporale,	participant	2002-2004, TEMA NR _28 COD CNCSIS 518
∴ Metode Simbolice de Invatare in Ingineria Electrica si Electronica	participant	Finantator : GUVERNUL ROMANIEI 70% din fonduri fiind imprumut de la BANCA MONDIALA CNCFIS 2000-2002
Simularea eficienta a mixerelor si amplificatoarelor neliniare din circuitele integrate neliniare de radiofrecventa	participant	2005-2007 Grant CNCSIS
MOBILIS -Mixed SiP and SoC Integration of Power BAW Filters for Digital Wireless Transmissions (FP6)	Participant Pentru echipa din Romania - UPB	2006 -2009
Proiecte de cercetare exploratory _IDEI _2198 MODELE NELINIARE DE CAMP SI DE CIRCUIT PENTRU REZONATOARELE BAW DE PUTERE	participant	2009-2011

18. Alte mențiuni:

Colaborari internationale

- Miruna Nitescu Methods of Symbolic Analysis of Linear Circuits, Invited lectures, Department of Electrical Engineering, Technological University of Braunschweig, Germania, mai 200, mai 2001, mai 2002, mai 2003.

Miruna Nitescu, Symbolic Analysis of Linear Circuits, Invited lecture, Department of Electrical Engineering, Technological University of Ilmenau, Germania, septembrie 2003

- Miruna Nitescu, Methods of Symbolic Analysis of Linear Circuits, Institut Superior d'Electronique et du Numerique, Lille, Franta, mai 2004 - 2010

= Responsabil pentru UPB la proiectul TEMPUS JEP-9122 - Comunicatii Audio Vizuale bazate pe Tehnologii Informatonale. Am organizat, condus si editat volumul de lucrari prezentate, la Seminarul de Multimedia Interactiva, Sinaia 17-19 ianuarie 1997

- Proiect TEMPUS JEP 2717 (1991-1992, 1992-1993, 1993-1994) :activitate didactica (SPIEAC) ,organizarea vizitelor partenerilor straini, organizarea de cursuri, aducerea de noi parteneri la proiect , organizarea stagiului terminal al studentilor SPIEAC la EDF si Mixed Silicon Structure -Lille, Franta , instalarea unei linii telefonice internationale si achizitionarea de echipamente de telecomunicatii

- Proiect TEMPUS GEN 2717 am organizat practica de elev inginer a doua studente de la Institutul Superior de Electronica din Nord (ISEN) , Lille, Franta in Laboratorul de Metode Numerice din Catedra de Electrotehnica, iunie-august 1996

- organizarea de stagii de trei luni pentru studenti de la ISEN Lille Franta la cat. De Electrotehnica 2006-2010

Contracte interne

- Responsabil de contracte: MEN 1998 8.000 mii lei, MEN 1999 40.000 mii lei, MEN 2000 20.000 mii lei, s-au achizitionat echipamente cu care s-a realizat up-gradarea calculatoarelor existente la momentul respectiv-- Colaborator la alte 12 contracte (1992-2002) cu MEN si MCT (responsabili de contracte prof. F. Constantinescu si prof. Ioan Florea Hantila)

LISTA SELECTIVA A LUCRARILOR

Prof. MIRUNA NITESCU

A. TEZA DOCTORAT

Contributii la stabilirea unei teorii generale a cuadripolilor cu ajutorul grafurilor de transfer- metoda de analiza simbolica (conducator stiintific prof.dr.doc. Ctin. Mocanu), Bucuresti, Institutul Politehnic, Facultatea de Electrotehnica, 1987.

B. CARTI si CAPITOLE in CARTI

1. F. Constantinescu, M.Nitescu "Teoria Circuitelor Electrice" curs pentru studentii Fac. Automatica ,2002-2020 www.ferrari.lmn.pub.ro/studenti
2. F. Constantinescu, A.Ionescu, C.V. Marin, M. Nitescu Indrumar de laborator SPICE, 2003, Editura Printech
3. M. Nitescu, F. Constantinescu, "Bazele Electrotehnicii. Partea I. Teoria Circuitelor", Editura Printech, 1998
4. M. Nitescu, F. Constantinescu, Teoria avansata a circuitelor electrice, , TEMPUS Postgraduate School of Computer Aided Electrical Engineering, Bucuresti, editor D.Ioan, 1993
5. M. Nitescu, F. Constantinescu, Bazele Electrotehnicii. Partea I. Teoria Circuitelor pentru Fac. de Energetica in forma electronica www.ferrari.lce.pub.ro/studenti
6. M. Nitescu, F. Constantinescu , Al.G. Gheorghe, Lucrari de Laborator PSPICE www.ferrari.lce.pub.ro/studenti
7. *Capitol de carte*: cap.25. D. Popovici, F. Constantinescu, M. Maricaru, F.I. Hantila, M. Nitescu, Alex. Gheorghe, Modelling and Simulation of piezoelectric devices, in Recent Advances in Modelling and Simulation, I-Tech Education and Publishing, Vienna, Austria, Iunie 2008.
8. *Capitol de carte*: A. G. Gheorghe, F. Constantinescu, M. Nitescu, M. E. Marin, Circuit Models of Bioelectric Impedance, in Electrochemical Impedance Spectroscopy, Intech Open, 2021, DOI: 10.5772/intechopen.91004.

C. ARTICOLE REPRESENTATIVE

1. M. Nitescu and F. Constantinescu, Symbolic analysis of linear nonreciprocal circuits, International Journal of Circuit Theory and Applications, vol 19 (1991) , no. 1, pp.19-33
2. -F. Constantinescu, A. G. Gheorghe, Miruna Nitescu, The energy balance error for circuit transient analysis , Rev. Roum. Sci. Techn, serie Electrotechn. Et Energ. No.3, 2010
3. -M. Maricaru, F. Constantinescu, A. Reinhardt, M. Nitescu, A. Florea, Field Models of Power BAW Resonators,, Rev. Roum. Sci. Techn, serie Electrotechn. Et Energ. No.1, 2010
4. -F. Constantinescu, Al. G. Gheorghe, M. Nitescu, "New Circuit Models of Power BAW Resonators", Revue Roumaine des Sciences Technique – Electrotechnique et Energetique, no.1, 2008,pp.67-73
5. F. Constantinescu, M. Nitescu, A. Ionescu, When is shooting appropriate in steady state analysis of nonlinear circuits, International Journal of Bifurcation and Chaos - Vol. 17, No. 10 (October 2007),p.3589-3593
6. -Florin Constantinescu, Alexandru Gheorghe, Daniel Constantiu Ioan, Miruna Nitescu, Mihai Iordache, Lucia Dumitriu, A New Approach to the Computation of Reduced Order Models for One-Port and Two-Port RC Circuits Politehnica University of Bucharest , Proceedings of 2006 IEEE International Symposium on Circuits and Systems (ISCAS) May 21-24, 2006 Island of Kos, Greece p. 4002-4005.

7. -Mihai Iordache, Lucia Dumitriu, Florin Constantinescu, Miruna Nitescu A New Steady-State Analysis Method for RF-IC Circuits Driven by Multi-Tone Signals, , Proceedings of 2006 IEEE International Symposium on Circuits and Systems (ISCAS) May 21-24, 2006 Island of Kos, Greece, p. 2357-2360.
8. Florin Constantinescu*, Angelo Brambilla**, Giancarlo Storti Gajani**, Miruna Nitescu**Dept. of Electrical Engineering, Politehnica University, Bucharest, Romania**Dipartimento di Elettronica e Informazione, Politecnico di Milano, Italy, Algorithmic aspects in RF Circuit Simulation, Proceedings of IEEE ISCAS 2007, New Orleans, SUA, 27-30 May 2007, ISBN I-4244-0921-7
9. - Miruna Nitescu, Fl. Constantinescu, A.G. Gheorghe, An AC linear parametric behavioral model of a nonlinear BAW resonator Proceedings of The third IEEE International, Conference on Circuits and Systems for Communications (ICCSC 06) p. 115-118, July 6-7 2006, Bucharest, Romania.
10. F. Constantinescu, M. Nitescu, C. V. Marin, "Computation of approximate symbolic pole/zero expressions Analog Integrated Circuits and Signal Processing Analog Integrated Circuits and Signal Processing, 40, 255–264, 2004 (Kluwer),
11. -A. G. Gheorghe, F. Constantinescu, M. Nitescu, Error control in circuit transient analysis, 2009 IEEE International Conference on Electronics Circuits and Systems, December 13-16, 2009, Medina Hammamet, Tunisia.
12. -F. Constantinescu, A. G. Gheorghe, M. Nitescu, A time step choice algorithm for transient analysis of circuits, IEEE Africon 2009, September 23-25, 2009, Nairobi, Kenya.
13. -I. F. Hantila, F. Constantinescu, A. G. Gheorghe, M. Nitescu, - "A Frequency Domain Method for Analysis of Dynamic Circuits with Resistive Nonlinearities", European Conference on Circuits and Systems for Communications (ECCSC2008), July 10- 11, 2008, Politehnica University, Bucharest, Romania. pp.140-143
14. -Florin Constantinescu, Miruna Nitescu, Alexandru Gabriel Gheorghe, - "New Nonlinear Circuit Models for Power BAW Resonators", Politehnica University, Romania, Proceedings of IEEE ICCSC 2008, 26-28 mai 2008, Shanghai, China.
15. Al. G. Gheorghe, F. Constantinescu, M. Nitescu, "Efficiency of the Envelope Following Analyses", Proceedings of IEEE ISSCS 2007 International Symposium on Signals, Circuits and Systems, 12-13 iulie 2007, Iasi, Romania., pp.517-520
16. -Florin Constantinescu, Miruna Nitescu, Two-rate Computation of the Periodic Steady-state in RF-IC Circuits, Proc. of the International Symposium on Circuits and Systems ISCAS 2000, May 28-31 2000, Geneve, Switzerland, pp. V 121-125.
17. F. Constantinescu, M. Nitescu, A new approach to symbolic pole computation, European Conference on Circuit Theory and Design (ECCTD'95), Istanbul, August 27- September 1, 1995, pp. 655-658.
18. Fl. Constantinescu, A. Ionescu, Miruna Nitescu, A new extrapolation method for fast finding of the periodic steady state in nonlinear circuits, Symposium on Nonlinear Theory and Applications (NOLTA'98), Crans-Montana, Switzerland, September 14-17, 1998.
19. Florin Constantinescu, Miruna Nitescu, Two-rate Computation of the Periodic Steady-state in RF-IC Circuits, Proc. of the International Symposium on Circuits and Systems ISCAS 2000, may 28-31 2000, Geneve, Switzerland, pp.V 121-125
20. Fl. Constantinescu, A. Ionescu, Miruna Nitescu, A new extrapolation method for fast finding of the periodic steady state in nonlinear circuits, Symposium on Nonlinear Theory and Applications (NOLTA'98), Crans-Montana, Switzerland, September 14-17, 1998.
21. F. Constantinescu, M. Nitescu, F. Enache, 2D time domain analysis of nonlinear circuits using pseudo-envelope initialization, International Conference for Circuits and Systems for Communications, Moskva, 2004.
22. Florin Constantinescu, Miruna Nitescu, Alexandru Gabriel Gheorghe, - "New Nonlinear Circuit Models for Power BAW Resonators", Proceedings of IEEE ICCSC 2008, 26-28 mai 2008, Shanghai, China.
23. A. G. Gheorghe, C. V. Marin, F. Constantinescu, M. Nitescu – "Synthesis of a new RC model for body cell mass prediction", Proceedings of Simpozionul Național de Electrotehnică Teoretică (SNET 2008), 5-7 iunie 2008, București.pp.177-182