



Curriculum vitae Europass

Informații personale

Nume / Prenume **Chiper Doru Florin**
Adresă(e) Iași, Județul Iași
Telefon(oane)
Fax(uri)
E-mail(uri) chiper@etc.tuiasi.ro
Naționalitate(-tăți) Română
Data nașterii
Sex masculin

Mobil:

Experiența profesională

Perioada	2013-prezent
Funcția și postul ocupat	Profesor universitar
Activități și responsabilități principale	Predare, cercetare, conducere doctorat
Numele și adresa angajatorului	Universitatea Tehnică „Gh. Asachi” Iași
Tipul activității sau sectorul de activitate	Am predat cursuri și am condus lucrări de laborator la disciplinele Bazele sistemelor de achiziție a datelor, Tehnici avansate de sinteză a sistemelor digitale complexe și Arhitectura Microprocesoarelor Conduc un doctorand care se afla în anul doi de pregătire
Perioada	1997-2013
Funcția sau postul ocupat	Conferențiar universitar
Activități și responsabilități principale	Predare, cercetare
Numele și adresa angajatorului	Universitatea Tehnică „Gh. Asachi” Iași
Tipul activității sau sectorul de activitate	Am predat cursuri și am condus lucrări de laborator la disciplinele: Prelucrarea numerică a semnalelor, Tehnici avansate de sinteză a sistemelor digitale complexe, Introducere în calculatoare, Arhitectura sistemelor cu microprocesor, Bazele sistemelor de achiziție a datelor, Sisteme de măsură informatizate
Perioada	2005
Funcția sau postul ocupat	Visiting professor
Activități și responsabilități principale	Activități în domeniul sintezei și implementării de algoritmi de prelucrare digitală a semnalelor
Numele și adresa angajatorului	Universitatea Concordia, Montreal, Canada
Perioada	2002
Funcția sau postul ocupat	Visiting profesor
Activități și responsabilități principale	Activități în domeniul sintezei și implementării de algoritmi de prelucrare digitală a semnalelor
Numele și adresa angajatorului	Universitatea Concordia, Montreal, Canada
Perioada	15.06.97-15.09.97
Funcția sau postul ocupat	Visiting researcher
Activități și responsabilități principale	Activități în domeniul sintezei algoritmilor bazați pe descompunerea QRD folosind arhitecturile sistolice
Numele și adresa angajatorului	Katholieke University Leuven
Perioada	1999-2001
Calificarea / diploma obținută	Postdoctorat

Disciplinele principale studiate / competențe profesionale dobândite / furnizorului de formare
 Numele și tipul instituției de învățământ / furnizorului de formare
 Nivelul în clasificarea națională sau internațională
 Perioada
 Calificarea / diploma obținută

Disciplinele principale studiate / competențe profesionale dobândite
 Numele și tipul instituției de învățământ / furnizorului de formare
 Nivelul în clasificarea națională sau internațională
 Perioada
 Calificarea / diploma obținută

Disciplinele principale studiate / competențe profesionale dobândite
 Numele și tipul instituției de învățământ / furnizorului de formare
 Nivelul în clasificarea națională sau internațională
 Perioada
 Calificarea / diploma obținută

Disciplinele principale studiate / competențe profesionale dobândite
 Numele și tipul instituției de învățământ / furnizorului de formare
 Nivelul în clasificarea națională sau internațională
 Perioada
 Calificarea / diploma obținută

Aptitudini și competențe personale

Limba(i) maternă(e) Romana

Limba(i) străină(e) cunoscută(e)

Autoevaluare

Nivel european (*)

Limba

Limba

		Înțelegere		Vorbire		Scriere	
		Ascultare	Citire	Participare la conversație	Discurs oral	Exprimare scrisă	
En	C1		C2	C1	C2	C1	
Fr	B2		C2	B1	B1	B1	

(*) Nivelul Cadrlui European Comun de Referință Pentru Limbi Străine

Competențe și abilități sociale

Comunicare bună, spirit de echipă, fire sociabilă, capacitate de învățare rapidă, Capacitate de a menține echilibrul în grupuri cu interese uneori divergente

Competențe și aptitudini organizatorice

Capacitate de sinteză și analiză, capacitatea de a conduce o echipă de cercetare, capacitatea de a conduce, organiza și motiva o echipă de specialitate

Competențe și aptitudini tehnice

Electronică, calculatoare, proiectarea la nivel înalt a sistemelor digitale, DSP, microcontrollere, microprocesoare, VLSI

Competențe și aptitudini de utilizare a calculatorului

C, MS Office, Limbaje HDL (Verilog, SystemVerilog si VHDL), Matlab, Labview

Competențe și aptitudini artistice

Simț estetic dezvoltat

Alte competențe și aptitudini

Sporturi: șah, tenis, fotbal, baschet, patinaj

Permis(e) de conducere -

Informații suplimentare

- Premiul Academiei Romane, „Constantin Budeanu”, 2005
- Senior member IEEE din 2008
- In iunie 2013 am obtinut titlul de doctor Habil si dreptul de a conduce doctorate
- 2 lucrari in IEEE Transactions on CAS-II, 1 lucrare in IEEE Transactions on CAS-I,
- 2 lucrari in IEEE Trans. on Signal Processing, o lucrare in IEEE Signal Processing Letters .
- Chairman la IEEE Symp. On Industrial Electronics ISIE'99, ISSCS2011 si ISSCS 2015
- Membru în Editorial Board la 10 reviste
- Guest editor la Electronics and Applied Sciences
- **Reviewer at** IEEE Trans. on Signal Processing, IEEE Trans. on Circuits and Systems, Part.I and II, IEEE Transactions on Computers, IEEE Transactions on VLSI, IEEE Access, IEEE Signal Processing Letters, Electronic Letters, IEE Proc. on Visual, Image, and Signal Processing, IET Signal Processing, IET Circuits, Devices&Systems, Circuits, Systems & Signal Processing
- Profesor invitat la Univ. Concordia, Canada în 2002 și 2004 si Univ. Telecom ParisTech din Paris in 2016
- Postdoctoral fellow Univ. Concordia, Canada 1999-2001
- Expert CNCSIS proiecte colaborative de cercetare aplicată PCCA, proiecte PD si TE
- Evaluator ARACIS

Anexe Lista de lucrări

Relevant 10 papers:

- [1] **D.F. Chiper**, M.N.S. Swamy, M.O. Ahmad, and T. Stouraitis, 2002, "A Systolic Array for the Discrete Sine Transform," IEEE Trans. on Signal Processing, Regular Papers, vol.50, no.9, 2347-2353, Sept. 2002. **(RIS: 2,651, Citations:43)**
- [2] **D.F. Chiper**, M.N.S. Swamy, M.O. Ahmad, and T. Stouraitis, 2005, "Systolic Algorithms and a Memory-Based Design Approach for a Unified Architecture for the Computation of DCT/DST/IDCT/IDST," IEEE Transactions on Circuits and Systems- I, Regular Papers, vol.52, no.6, June 2005. **(RIS: 2,294, Citations: 59)**
- [3] **D.F. Chiper**, M.N.S. Swamy, M.O. Ahmad, "An Efficient Unified Framework for the VLSI Implementation of a Prime-Length DCT/IDCT with High Throughput," IEEE Transactions on Signal Processing, Regular Papers, vol.54, no.6, June, 2007. **(RIS:2,651, Citations:10)**
- [4] **D.F. Chiper**, P. Ungureanu, "Novel VLSI Algorithm and Architecture with Good Quantization Properties for a High-Throughput Area Efficient Systolic Array Implementation of DCT" EURASIP Journal on Advances in Signal Processing, Vol. 2011, 2011. **(RIS: 1,088, Citations:8)**
- [5] **D.F. Chiper**, "Fast Radix-2 Algorithm for the Discrete Hartley Transform of Type II," IEEE Signal Processing Letters, vol.18, no.11, pp.687-689, 2011 **(RIS: 1,718, Citations:9)**
- [6] **D.F. Chiper**, "Radix-2 fast algorithm for computing discrete Hartley transform of type III, IEEE Transactions on Circuits and Systems-II, vol.59, no.5, pp. 297-301, 2012, DOI: 10.1109/TCSII.2012.2190863 **(RIS: 2,088; Citations:10)**
- [7] **D.F. Chiper**, "A Novel VLSI DHT Algorithm for a Highly Modular and Parallel Architecture," IEEE Transactions on Circuits and Systems-II, vol.60, no.5, pp. 282-286, 2013, DOI: 10.1109/TCSII.2013.2251974 **(RIS:2,088; Citations:8)**

[8] **D.F.Chiper**, "A Structured Dual Split-Radix Algorithm for the Discrete Hartley Transform of Length 2^n "
Circuits, Systems and Signal Processing, January 2018, Volume 37, Issue 1, pp 290–304.

[9] **D.F. Chiper**, "A Structured Fast Algorithm for the VLSI Pipeline Implementation of Inverse Discrete Cosine Transform," Vol.:(0123456789) Circuits, Systems, and Signal Processing, April, 2021,
<https://doi.org/10.1007/s00034-021-01718-5>. <https://rdu.be/ciquU> (Impact Factor: 2,22/2020)

[10] **D.F. Chiper**, L-T. Cotorobai, "A New Approach for a Unified Architecture for Type IV DCT/DST with an Efficient Incorporation of Obfuscation Technique," Electronics 2021 10(14) 1656; <https://doi.org/10.3390/electronics10141656> (Impact Factor=2,39/2020)

Note: RIS-Relative Influence Score

H-index: ISI Thomson: 10, Scopus: 11, Google Scholar:13, no.of cites: 490.

