



Europass Curriculum Vitae

Informații Personale

Nume / Prenume	Antonescu Mihai
Adresă(e)	Romania, Bucuresti, Bulevardul Iuliu Maniu, Nr. 1-3, Cladirea A, Et. 4, Birou A417/A421,
Telefon(e)	
Fax(uri)	mihai.antonescu@upb.ro
E-mail	Romana
Nationalitatea	
Data nasterii	M
Sexul	

Experiența profesională

Data	01/10/2019 – Curent
Ocupația sau poziția ocupată	Asistent universitar
Principalele activități și responsabilități	Suport si asistenta pentru buna functionare a laboratoarelor si activitatilor didactice si de cercetare. Tutorare studenti. Axat pe C/C++, design hardware de nivel jos si proiecte practice.
Numele și adresa angajatorului	Univeristatea Nationala de Stiinta si Tehnologie Politehnica Bucuresti
Tipul sau sectorul de activitate	Invatmant / cercetare
Data	01/11/2019 - Curent
Ocupația sau poziția ocupată	Asistent de cercetare stiintifica
Principalele activități și responsabilități	Membru al echipei de proiect. Scrierea de drivere de nivel jos si proiectare Verilog.
Numele și adresa angajatorului	UNSTPB/CERN
Tipul sau sectorul de activitate	Cercetare
Data	01/02/2018 - 14/03/2019
Ocupația sau poziția ocupată	Inginer de verificare si design
Principalele activități și responsabilități	Scriere de module de test SV folosind metodologia UVM. Proiectarea de module si materiale de instruire pentru interni si Amiq Education Program. Ajutarea intern-ilor cu planificarea si invatarea, supervizarea muncii lor.
Numele și adresa angajatorului	AMIQ Consulting
Tipul sau sectorul de activitate	Verificare functionala pre-siliciu

Data 01.07.2016 - 01.10.2016

Ocupația sau poziția ocupată Intern, inginer de design si verificare

Principalele activități și responsabilități Scrierea unui modul de test complet folosind metodologia UVM pentru un modul de tip ALU si a unui convertor APB-USART

Numele și adresa angajatorului EasyIC Design SRL

Tipul sau sectorul de activitate Verificare functionala pre-siliciu

Educație și formare

Data 01/10/2019 - Curent

Calificarea obținută Doctorat in stiinte (in progres): Optimizari algoritmice si arhitecturale pentru un accelerator hardware de tip Map-Reduce

Numele și adresa organizației de educație sau formare Universitatea Nationala de Stiinta si Tehnologie Politehnica Bucuresti

Data 01/10/2017 - 01/06/2019

Calificarea obținută Masterat: Calcul avansat in sisteme embedded

Numele și adresa organizației de educație sau formare Universitatea Politehnica Bucuresti

Data 01/10/2013 - 01/07/2017

Calificarea obținută Inginer in electronica si telecomunicatii

Numele și adresa organizației de educație sau formare Universitatea Politehnica Bucuresti

Abilități personale și competențe

Limba maternă(e) Romana

Altă limbă(i) **Englza**

Auto evaluare
Nivel European (*)

<Limba 1>

Înțelegere				Vorbire				Scriere	
Ascultare		Citire		Participare la conversație		Discurs oral			
C2	C2	C2	C2	C2	C2	C2	C2	C2	C2

(*) Common European Framework of Reference for Languages

Competențe de comunicare Foarte bune, dobandite in urma numeroaselor activitati didactice tinute.

Abilități organizaționale și competențe Foarte bune, dobandite in urma numeroaselor activitati didactice tinute.

Abilități tehnice și competențe

Programare Verilog si SystemVerilog;
Proiectare si verificare de circuite digitale;
Programare C/C++;
Programare C#/Java;
Programare in limbaje de asamblare;
Scripting Bash;
Folosirea suitei Xilinx: Vivado, Vitis;
Cunoasterea metodologiei UVM;
Folosirea Git;
Cunoasterea stivei OSI;
Proiectare PCB;
Programare si dezvoltare de produse folosind microcontrollere.

Abilități informatice și
competențe

Folosirea Linux;
Folosirea suitei Office;
Folosirea Latex;

Alte abilități și competențe

Informații suplimentare

Data:23.11.2023