

Ines-Armina HUREZ

Data nașterii: [REDACTED]

Naționalitatea: Română

CONTACT



[REDACTED]
București, România (Adresă
personală)



ines.hurez@gmail.com



EXPERIENȚĂ PROFESIONALĂ

05/2023 – Prezent București, România

Inginer Proiectant de Circuite Integrate Analogice Grad 12 onsemi

Lider tehnic pentru proiecte de dezvoltare și implementare a circuitelor de comandă pentru IGBT-uri:

- Evaluarea cerințelor de proiectare și planificarea proiectului;
- Atribuirea sarcinilor pentru echipa de proiectare și layout;
- Coordonarea echipelor de proiectare, layout, validare și testare;
- Proiectarea unor serii de blocuri componente ale circuitelor de comandă incluse în patentul US11881857B2.

05/2020 – 04/2023 București, România

Inginer Proiectant de Circuite Integrate Analogice Grad 11 ON Semiconductor Romania

- Proiectare de circuite integrate: senzor de temperatură pentru IGBT, monitorizarea și limitarea tensiunii colector-emitor a IGBT-ului;
- Scheme de verificare: PSRR, CMTI, capacitatea de curent;
- Depanarea problemelor de proiectare prin măsurători experimentale.
- Suport pentru echipele de testare, validare și layout;
- Dezvoltarea documentației tehnice, precum DFMEA, plan de verificare, plan de validare.

09/2018 – 04/2020 București, România

Inginer Proiectant de Circuite Integrate Analogice Grad 10 ON Semiconductor Romania

M-am alăturat grupului de Circuite de Comandă, unde activitatea mea a inclus:

- Proiectarea unor serii de blocuri componente ale circuitelor de comandă, incluzând circuite de protecție și circuite de timp mort variabil;
- Dezvoltarea schemelor de verificare a parametrilor circuitelor de comandă;
- Verificarea circuitelor proiectate prin măsurători experimentale;
- Proiectarea layout pentru o serie de blocuri componente ale circuitelor de comandă;
- Îndrumarea unei echipe de proiectare layout.

01/2016 – 09/2018 București, România

Inginer Proiectant Layout de Circuite Integrate Analogice Infineon Technologies Romania

Proiectare layout de circuite integrate ca parte a diviziei Sense and Control. Abilitățile dobândite în acest timp includ:

- Proiectarea layout și verificarea la nivel de bloc pentru o serie de circuite integrate folosind Cadence Virtuoso: referință de tensiune de bandă interzisă, stabilizator, DC Chopper;
- Proiectarea layout și verificarea la nivel de top;
- Inspectia măștilor JDV.

07/2015 – 09/2015 București, România

Stagiar

Infineon Technologies Romania

Rol de inginer proiectant de circuite integrate analogice în divizia Body Power. Activitățile principale au inclus:

- Proiectarea și simularea unor circuite integrate analogice de bază, precum sursă de curent, oglindă de curent, comparator;
- Proiectarea și simularea unui circuit de referință de tensiune de bandă interzisă.

EDUCAȚIE ȘI FORMARE

● **2018 – 2024** București, România

Studii de Doctorat în Inginerie Electronică, Telecomunicații și Tehnologii Informaționale Universitatea Națională de Știință și Tehnologie Politehnica București

- Teză de doctorat: "Circuit Izolat Galvanic, pentru Comanda Dispozitivelor de Putere"
- Dezvoltarea unui set extins de blocuri de protecție pentru circuite de comandă izolate galvanic.
- Optimizarea căilor de transmisie prin bariera de izolare galvanică.
- Proiectarea, simularea și măsurarea circuitului de comandă izolat galvanic.

Susținere publică estimată: sfârșitul anului 2024

● **2016 – 2018** București, România

Studii de Master în Microsisteme Universitatea "Politehnica" din București

- Lucrare de dizertație: "Circuit Izolat Galvanic pentru Comanda Modulelor IGBT";
- Tehnologie microelectronică;
- Dispozitive semiconductoare de putere;
- BiCMOS Circuits.

Media finală 9.83 – Am absolvit pe locul 2 dintr-un total de 15 studenți.

● **2012 – 2016** București, România

Studii de Licență în Electronică și Telecomunicații Universitatea "Politehnica" din București

- Lucrare de licență: "Alternativă Metodologică de Evaluare a Performanțelor de Imunitate EMC a Unui Circuit Analogic"
- Programare (C++, Matlab);
- Fizica semiconductoarelor și dispozitive semiconductoare;
- Circuite Integrate Analogice;
- Circuite Integrate Digitale;

Media finală 9.07 – Am absolvit pe locul 3 dintr-un total de 74 de studenți.

COMPETENȚE LINGVISTICE

Limba maternă: Română

Alte limbi străine cunoscute:

Engleză (auto-evaluare)

Ascultare C2

Citire C2

Scrisoare C2

Discurs oral C1

Participare la conversație C1

Franceză (auto-evaluare)

Ascultare A2

Citire B1

Scrisoare A2

Discurs oral A2

Participare la conversație A2

Niveluri: A1 și A2: Utilizator elementar; B1 și B2: Utilizator independent; C1 și C2: Utilizator experimentat

COMPETENȚE DIGITALE

Suita de Programe Office: Word, Excel, Powerpoint.

Programare și Limbaje de Descriere Hardware: Matlab, C++.

Instrumente Software de Management al Proiectelor: Jira, Jama, Confluence.

Medii de dezvoltare CAD: Cadence Virtuoso.