



Curriculum Vitae Europass

Informații personale

Nume / Prenume **ZOICAN SORIN**

Adresa(e)

E-mail(uri)

Naționalitate(-tăți) română

Data nașterii

Loc de muncă vizat / Domeniu ocupațional

**Universitatea Politehnica Bucuresti- Facultatea de Electronica, Telecomunicatii
si Tehnologia Informatiei**

Experiența profesională

Perioada 01/10/1987 - 01/10/1990

Funcția sau postul ocupat Inginer

Numele și adresa angajatorului I.I.R.U.C.- Bucuresti

Perioada 01/10/1990 - 01/10/1996

Funcția sau postul ocupat asistent universitar

Activități si responsabilități principale Conducere de seminarii și lucrări de laborator la disciplinele: "Limbaje de programare", "Tehnica moderna a comunicatiilor"

Numele și adresa angajatorului Facultatea de Electronica, Ttelecomunicatii si Tehnologia informatiei - Bucuresti

Tipul activității sau sectorul de activitate Educatie, invatamant

Perioada 01/10/1996 - 01/10/1999

Funcția sau postul ocupat sef de lucrari

Activități si responsabilități principale Curs/aplicatii la disciplina "Structuri de date si algoritmi"
Curs/aplicatii la disciplina "Arhitectura microprocesoarelor"
Curs/aplicatii la disciplina "Arhitectura sistemelor de calcul"
Curs/aplicatii la disciplina "Sisteme digitale pentru prelucrarea semnalelor"

Numele și adresa angajatorului Facultatea de Electronica, Telecomunicatii si Tehnologia informatiei - Bucuresti

Tipul activității sau sectorul de activitate Educatie, invatamant

Perioada 01/10/1999 - 01/10/2004

Funcția sau postul ocupat conferentiar

Activități si responsabilități principale Curs/aplicatii la disciplina "Structuri de date si algoritmi"
Curs/aplicatii la disciplina "Arhitectura microprocesoarelor"
Curs/aplicatii la disciplina "Microcontrolere"
Curs/aplicatii la disciplina "Arhitectura sistemelor de calcul"
Curs/aplicatii la disciplina "Sisteme digitale pentru prelucrarea semnalelor"

Numele și adresa angajatorului Facultatea de Electronica, Telecomunicatii si Tehnologia informatiei - Bucuresti

Tipul activității sau sectorul de activitate Educatie, invatamant

Perioada 01/10/2004 → prezent
 Funcția sau postul ocupat profesor
 Activități și responsabilități principale Curs/aplicații la disciplina "Programarea calculatoarelor"
 Curs/aplicații la disciplina "Structuri de date și algoritmi"
 Curs/aplicații la disciplina "Arhitectura microprocesoarelor"
 Curs/aplicații la disciplina "Microcontrolere"
 Curs/aplicații la disciplina "Arhitectura sistemelor de calcul"
 Curs/aplicații la disciplina "Sisteme de operare"
 Curs/aplicații la disciplina "Sisteme timp real și distribuite"
 Curs/aplicații la disciplina "Sisteme de operare centralizate și distribuite"
 Numele și adresa angajatorului Facultatea de Electronica, Telecomunicații și Tehnologia informației - București
 Tipul activității sau sectorul de activitate Educație, învățământ

Educație și formare

Perioada 1978 - 1981
 Calificarea/diploma obținută Bacalaureat, șef de promoție
 Numele și tipul instituției de învățământ/furnizorului de formare Liceul teoretic "Vlaicu Voda", Curtea de Argeș

Perioada 01/10/1982 - 15/07/1987
 Calificarea/diploma obținută Inginer, șef de promoție
 Numele și tipul instituției de învățământ/furnizorului de formare Facultatea de Electronica, Telecomunicații și Tehnologia informației - București

Perioada 15/06/1992 - 15/06/1996
 Calificarea/diploma obținută doctor inginer, specializarea Telecomunicații
 Numele și tipul instituției de învățământ/furnizorului de formare Facultatea de Electronica, Telecomunicații și Tehnologia informației - București (a inclus un stagiu de pregătire la Technische Hochschule Darmstadt)

Aptitudini și competențe personale

Limba maternă **Română**

Limbi străine cunoscute

Autoevaluare
 Nivel european (*)

Engleză

Înțelegere				Vorbire				Scriere	
Ascultare		Citire		Participare la conversație		Discurs oral			
B2	Utilizator independent	B2	Utilizator independent	B2	Utilizator independent	B2	Utilizator independent	B2	Utilizator independent

Competențe și aptitudini tehnice
 Limbaje și tehnici de programare
 Arhitecturi de microprocesoare și microcontrolere, de uz general și DSP
 Arhitecturi de calculatoare
 Sisteme de operare
 Sisteme de prelucrare digitală a semnalelor analogice
 Sisteme de timp real

Competențe și aptitudini de utilizare a calculatorului
 Programare în limbajele C, C++, MATLAB
 Programare în Visual DSP++
 Simulare în MATLAB, OPNET
 MS Word, Excel, PowerPoint

Informații suplimentare

Autor a 9 carti publicate in edituri recunoscute pe plan national si 4 capitole de carte publicate in edituri recunoscute international

Autor a peste 100 de articole publicate in volumele unor conferinte internationale si reviste (33 lucrari indexate ISI)

Autor a 4 indrumare de laborator si de proiect

Participant in 23 proiecte nationale si internationale (din care la 4 proiecte ca responsabil de proiect).

Principalele activitati de cercetare sint: evaluarea performantelor sistemelor de timp real si de prelucrare de semnal cu aplicatii in telecomunicatii si concepte ale sistemelor de operare. De asemenea, aplicatiile de prelucrare adaptiva a semnalelor si aplicatiile multimedia constituie activitati de cercetare de interes.

Lucrari stiintifice relevante

Capitole de carte

1. Sorin Zoican, "On Real Time Implementation of Emotion Detection Algorithms in Internet of Things" in book "Beyond the Internet of Things. Everything Interconnected" Springer Series: Internet of Things, J.M. Batalla, G. Mastorakis, C.X. Mavromoustakis, E. Pallis (Eds.), feb. 2017
2. Sorin Zoican, "Embedded Systems and Applications in Telecommunications" in EMBEDDED SYSTEMS AND WIRELESS TECHNOLOGY, Edited by: Santos RA; Block AE, Source: Pages: 343-383 Published: 2013, Accession Number: WOS:000376770300015, CRC Press
3. Sorin Zoican, "Networking Applications for Embedded Systems", pp. 1-20, chapter book in "Real Time Systems, Architecture, Scheduling, and Application", Ed. INTECH, ISBN 978-953-51-0510-7, edited by: Seyed Morteza Babamir, 2012
4. Marius Vochin, Sorin Zoican, Eugen Borcoci, "Intelligent System for Vehicle Navigation Assistance", Chapter in Advances in Intelligent Systems and Computing · March 2017, DOI: 10.1007/978-3-319-56538-5_15
In book: Recent Advances in Information Systems and Technologies, vol 2, pp.142-148, Springer, <https://link.springer.com/book/10.1007/978-3-319-56538-5>

Articole in jurnale ISI

1. Vochin M, Zoican S, Borcoci E. Intelligent vehicle navigation system with assistance and alerting capabilities. Concurrency Computat Pract Exper. 2018;e4402 <https://doi.org/10.1002/cpe.4402>, Edited By: Geoffrey C. Fox and David W. Walker, Impact factor:1.114 (2018)

Articole indexate ISI

1. Wireless Sensors Network Framework for Developing Boards using Contiki Operating System
Sava, A and Zoican, S
13th International Conference on Communications (COMM)
Accession Number WOS:000612723900075
2. Neural Network-Based Data Communication System in Internet of Vehicles
Zoican, S; Vochin, M; Zoican, R; Galatchi, D
13th International Conference on Communications (COMM)
Accession Number WOS:000612723900044
3. Color Image Noise Removal Algorithm Implementation using Blackfin Dual Core Microcontroller
Zoican, S; Zoican, R and Galatchi, D
14th International Conference on Advanced Technologies, Systems and Services in Telecommunications (TELSIKS)
Accession Number WOS:000568309200043
4. The Emotion Detection in Internet of Things using Blackfin Microcomputers Family and Visual Analytics Tools
Zoican, S (Zoican, Sorin); Vochin, M (Vochin, Marius); Zoican, R (Zoican, Roxana); Galatchi, D (Galatchi, Dan)
Accession Number: WOS:000449526000020
Conference Title: 12th IEEE International Conference on Communications (COMM)

5. Intelligent System for Vehicle Navigation Assistance
Vochin, M (Vochin, Marius); Zoican, S (Zoican, Sorin); Borcoci, E (Borcoci, Eugen)
Accession Number WOS:000425541200015
Conference Title: World Conference on Information Systems and Technologies (WorldCIST)
6. Neural Network Routing Implementation using CUDA Technology
Zoican, S (Zoican, Sorin); Zoican, R (Zoican, Roxana); Galatchi, D (Galatchi, Dan)
Accession Number: WOS:000425463200056
Conference Title: 13th International Conference on Advanced Technologies, Systems and Services in Telecommunications (TELSIKS)
7. Lane Departure Warning System Implementation using the Blackfin Microcomputer
Zoican, Sorin, Vochin, Marius, Zoican, Roxana, Galatchi, Dan
Accession Number: WOS:000390717800002
Conference Title: 12th IEEE International Symposium on Electronics and Telecommunications, (ISETC 2016)
8. Computing System and Network Architectures in High Frequency Trading Financial Applications
Zoican, Sorin, Vochin, Marius
Accession Number: WOS:000383221900030
Conference Title: IEEE 11th International Conference on Communications (COMM 2016)
9. Improved Load Balancing and Scheduling Performance in Embedded Systems with Task Migration
Zoican, Sorin, Zoican, Roxana, Galatchi, Dan
Accession Number: WOS:000380406700071
Conference Title: 12th International Conference on Telecommunications in Modern Satellite, Cable and Broadcasting Services (TELSIKS 2015)
10. Methods for Real Time Implementation of Image Processing Algorithms
Zoican, Sorin; Zoican, Roxana; Galatchi, Dan
UNIVERSITY POLITEHNICA OF BUCHAREST SCIENTIFIC BULLETIN SERIES C-ELECTRICAL ENGINEERING AND COMPUTER SCIENCE Volume: 77 Issue: 2 Pages: 137-148 Published: 2015
11. Embedded Content Aware Router Implementation using the Blackfin Microcomputer
Zoican, Sorin, Vochin, Marius, Zoican, Roxana, Galatchi, Dan
Published Accession Number: WOS:000366633300051
Conference Title: 11th International Symposium on Electronics and Telecommunications (ISETC 2014)
12. On Implementing Packet Inspection using CUDA Enabled Graphical Processing Units
Conference Title: 10th International Conference on Communications (COMM 2014)
Zoican, Sorin, Vochin, Marius
Accession Number: WOS:000345844600005
13. Intrusive Detection System Implementation Using Deep Packet Inspection
Zoican, Sorin, Zoican, Roxana
Conference Title: 11th International Conference on Telecommunications in Modern Satellite, Cable and Broadcasting Services (TELSIKS 2013)
Accession Number: WOS:000335919700077
14. Videoclip Denoising Algorithm Implementation Using the Blackfin Microcomputer Family
Zoican, Sorin
Conference Title: International Conference on Electronic Engineering and Computer Science
Accession Number: WOS:000347929700020
15. Computing Packets Priority In Diffserv Networks Using CUDA Technology
Zoican, Sorin
Conference Title: 10th International Symposium on Electronics and Telecommunications (ISETC 2012)
Accession Number: WOS:000318702700027
16. LwIP Stack Protocol for Embedded Sensors Network
Zoican, Sorin, Vochin, Marius
Conference Title: 9th International Conference on Communications (COMM 2012)
Accession Number: WOS:000307808200051