

CURRICULUM VITAE

Date personale:

Nume: Chiper
Prenume: Doru Florin
Titlu: Dr. Ing. Habil.
Nationalitate: Română
Locul Nașterii: Iași/ Romania

Studii

Liceul nr.3 "C.Negruzzi" Iași (1971-1975)
Institutul Politehnic Iași, Facultatea de Electrotehnică, Secția de Electronică și Telecomunicații (1976-1981), media de absolvire: 9,60.

Specializări:

-Doctor în specialitatea Electronică în cadrul Universității Tehnice "Gh. Asachi" Iași, în urma susținerii publice pe data de 04.07. 1996 a tezei de doctorat cu titlul „Structuri paralele utilizate în comanda acționărilor electrice și prelucrarea numerică a semnalelor”

-3 luni specializare (iunie 1997-septembrie 1997) la Universitatea K.U. Leuven, Leuven, Belgia, în domeniul algoritmi adaptivi de tip QRD pentru Blind Equalization ;

-1 lună specializare (septembrie 1999) la Institut National de Telecommunication, Evry, Franța, în domeniul Algoritmi Adaptivi de tip QRD;

Granturi de cercetare obținute în străinătate :

-postdoctoral fellow (oct. 1999-martie 2001) la Universitatea Concordia, Montreal, Canada în domeniul "VLSI signal processing" și algoritmi de procesare numerică a semnalelor în timp real „Real-time DSP algorithms”;

Profesor invitat:

- in 2002 la Universitatea Concordia, Montreal, Canada, în domeniul algoritmi rapizi de prelucrare numerică a semnalelor „Fast DSP algorithms”.
- in 2004 la Universitatea Concordia, Montreal, Canada
- in 2016 la Universitatea Telecom din Paris –in domeniul “Real time algorithms and VLSI implementation”



Poziții ocupate în învățământ :

-1990-1993, asistent, Catedra de Electronică Aplicată, Facultatea de Electronică și Telecomunicații ;
-1993-1997, șef de lucrări, Catedra de Electronică Aplicată, Facultatea de Electronică și Telecomunicații ;
-1997-2013 , conferențiar, Catedra de Electronică Aplicată și Sisteme Inteligente, Facultatea de Electronică și Telecomunicații, Iași
2013- , Profesor universitar, Catedra de Electronică Aplicată și Sisteme Inteligente, Facultatea de Electronică și Telecomunicații, Iași

Poziții ocupate în cercetare:

1985-1988, inginer cercetător, Institutul de Tehnică de Calcul și Informatică, filiala Iași ;
1988-1990, cercetător științific, Institutul de Tehnică de Calcul și Informatică, filiala Iași ;
1990-dec.1990, cercetător științific, Institutul de Informatică Teoretică, filiala Iași a Academiei Române

Domeniile științifice abordate în domeniul didactic :

-prelucrarea numerică a semnalelor
-sisteme de achiziție a datelor
-convertoare A/D și D/A
-instrumente de proiectare asistată de calculator a circuitelor electronice digitale
-tehnici de sinteză a sistemelor digitale complexe
-sisteme cu microprocesor și sisteme multiprocesor

Domeniile științifice abordate în cercetare :

Fast and Efficient Algorithms
(Algoritmi rapizi pentru prelucrarea digitală a semnalelor)
VLSI Algorithms and Architectures for DSP
(Algoritmi și arhitecturi VLSI pentru prelucrarea numerică a semnalelor)
Sinteză sistemelor digitale VLSI
Algoritmi și arhitecturi VLSI pentru operații în câmpuri finite Galois
Algoritmi și arhitecturi paralele
Computer arithmetic
Criptografie
Securitatea sistemelor hardware (Hardware Security)

Am ținut următoarele cursuri:

- *Prelucrarea numerică a semnalelor,*
- *Sisteme electronice programabile,*
- *Arhitectura sistemelor cu microprocesor,*
- *Arhitectura sistemelor de prelucrare numerică a semnalelor-Master*
- *, Sisteme inteligente de măsură,*
- *Bazele sistemelor de achiziția datelor,*



- *Introducere în calculatoare,*
- *Tehnici avansate de sinteză a sistemelor digitale complexe.*

Inițierea de noi domenii de cercetare :

- tehnici VLSI de implementare a algoritmilor de prelucrare numerică a semnalelor „VLSI Digital Signal Processing”
- algoritmi și arhitecturi paralele pentru prelucrarea numerică a semnalelor,
- algoritmi și arhitecturi VLSI pentru prelucrarea numerică a semnalelor

Membru in Bordul Editorial la urmatoarele reviste:

- Electronics, Switherland
- Applied Sciences, Switherland
- Acoustics, Speech and Signal Processing, Canada;
- Information Systems and Signal Processing Journal, Canada;
- Journal of Electronics and Information Science, Canada;
- Journal of Low Power Electronics and Design, Canada;
- Journal of Electronic Research and Applications, Australia;
- Electronics Science Technology and Applications, Singapore;
- Artificial Intelligence Evolution, Universal Wiser Publisher, Singapore.
- International Journal of VLSI & Communication Systems
- Science Journal of Circuits, Systems and Signal Processing, Science Publishing Group, New York, USA
- SCIREEA Journal of Physics,
- Journal of Electrical and Electronic Engineering, Science Publishing Group, New York

A fost **guest editor** la următoarele numere speciale:

- **“Efficient Algorithms and Architectures for DSP Applications”** al revistei Electronics (Q2-zona galbenă)
- **“Advances in Algorithms and Architectures for Digital Signal Processing”** al revistei Electronics (Q2-zona galbenă)
- **“Advances in Digital Signal Processing and its implementations”** al revistei Applied Sciences (Q2-zona galbenă)
- **“Advances in Digital Signal Processing: New Applications and Efficient Implementations and its implementations”** al revistei Applied Sciences (Q2-zona galbenă)
- **“Advancements in Digital Signal Processing: Emerging Applications and Optimized Implementations”** al revistei Applied Sciences (Q2-zona galbenă)

Reviewer la urmatoarele reviste de top: IEEE Trans. on Signal Processing, IEEE Transactions on Circuits and Systems for Video Technology, IEEE Trans. on Circuits and Systems- Part.I, IEEE Trans. on Circuits and Systems II, IEEE Transactions on Computers, IEEE Transactions on VLSI, IEEE Communications Letters, IEEE Access, IEEE Signal Processing Letters, Circuits, Systems & Signal Processing, Electronic Letters, IEE Proc. on Visual, Image, and Signal Processing, IET Signal Processing, IET Circuits,



Devices&Systems, ISCAS 2008, 2011-2015, MWSCAS2010, Micro&Nano Letters, Parallel Processing Letters,

Activitatea științifică :

Activitatea științifică este concretizată într-un număr de peste 150 de lucrări științifice, la marea majoritate fiind prim sau singur autor dintre care :

-26 în reviste ISI din străinătate, dintre care majoritatea sunt sau au fost Q2 sau Q1 (dintre care 2 în IEEE Transactions in Signal Processing, 2 in IEEE Transactions on CAS II, una in IEEE Transactions on CAS I-Regular papers, una in IEEE Signal Processing Letters-toate cotate Q1)

Am participat sau am condus peste 15 granturi de cercetare la 4 fiind director
Sunt singur autor la 6 carti.

H-index: 14-Google Scholar, 10-ISI Thomson, , numar de citari : 586.

Limbaje de programare : C/C++, Pascal, Fortran, Matlab, VHDL, Verilog ;
Sisteme de operare : DOS, Windows, UNIX ;
Programe de analiză și dezvoltare asistate de calculator : Synopsys, Simulink, Hspice.
Genus din Cadance

Limbi străine : Engleză și Franceză.

Awards and Nominations:

Premiul Academiei Romane “Constantin Budeanu” pentru anul 2005 primit in 2007
Senior member IEEE, din 2008
Who’s Who in the World, 2006-2015
Who’s Who in Sciences and Engineering, 2006-2007
Leading Engineering in the World, 2006, International Bibliographical Center, Cambridge
Oustanding Scientist of the 21st Century, International Bibliographical Center,

Altele:

- Am fost propus *chairman* la secțiunea “Image and Signal Processing II” la simpozionul IEEE Symp. on Industrial Electronics ISIE’99.
- Expert evaluator granturi The Malta Council for Science & Technology (Sino-Malta, Research Excellence Programme, Digital Technology Programme)
- Expert evaluator granturi UEFISCDI
- Membru evaluator ARACIS a programelor de studiu din domeniul Electronicii

Doru-Florin Chiper

